**Лабораторная работа №6**

**Сложение/вычитание чисел в цифровых процессорах в формате с ПТ**

**(2 часа)**

Числа **f** и **g** из лабораторной работы №2 представить в формате IEEE-754, КВ("короткое вещественное").

Выполнить заданные операции сложения и вычитания (см. ниже) ***только вручную на бумаге.***

**Задание для лабораторной работы**

Заданные числа (десятичная система счисления) представить в формате IEEE-754, КВ и выполнить над ними операции:

1. y=f+g;
2. y=f−g;

**Методическое обеспечение**

Библиотека ПГУ. **Основы арифметики цифровых процессоров**: учеб. пособие / Н.П. Вашкевич, Е.И.Калиниченко. – Пенза: Изд-во ПГУ, 2010. – 160 с.

**Требования к отчету по лабораторной работе:**

1. Показать представление чисел в формате IEEE-754 (КВ).

2. Выполнить ***вручную*** по шагам алгоритм операции сложения/вычитания с проверкой вручную полученного результата.